

# 대한상공회의소 경기도팍리스아카데미 SoC 반도체 교육과정 안내

1

## 반도체 교육과정 안내

### □ 교육운영 개요

|       |                                                                      |       |                     |
|-------|----------------------------------------------------------------------|-------|---------------------|
| 교육 장소 | 대한상공회의소 경기도팍리스아카데미 교육장<br>(경기도 성남시 분당구 판교로289번길 20 경기도스타트업캠퍼스 1동 3층) |       |                     |
| 교육 대상 | SoC 반도체 관련 기업 고용보험 가입 재직근로자                                          |       |                     |
| 교육 형태 | 집체훈련                                                                 | 교육 비용 | 전액 무료 (교재/중식/다과 제공) |

### □ 과정별 세부일정

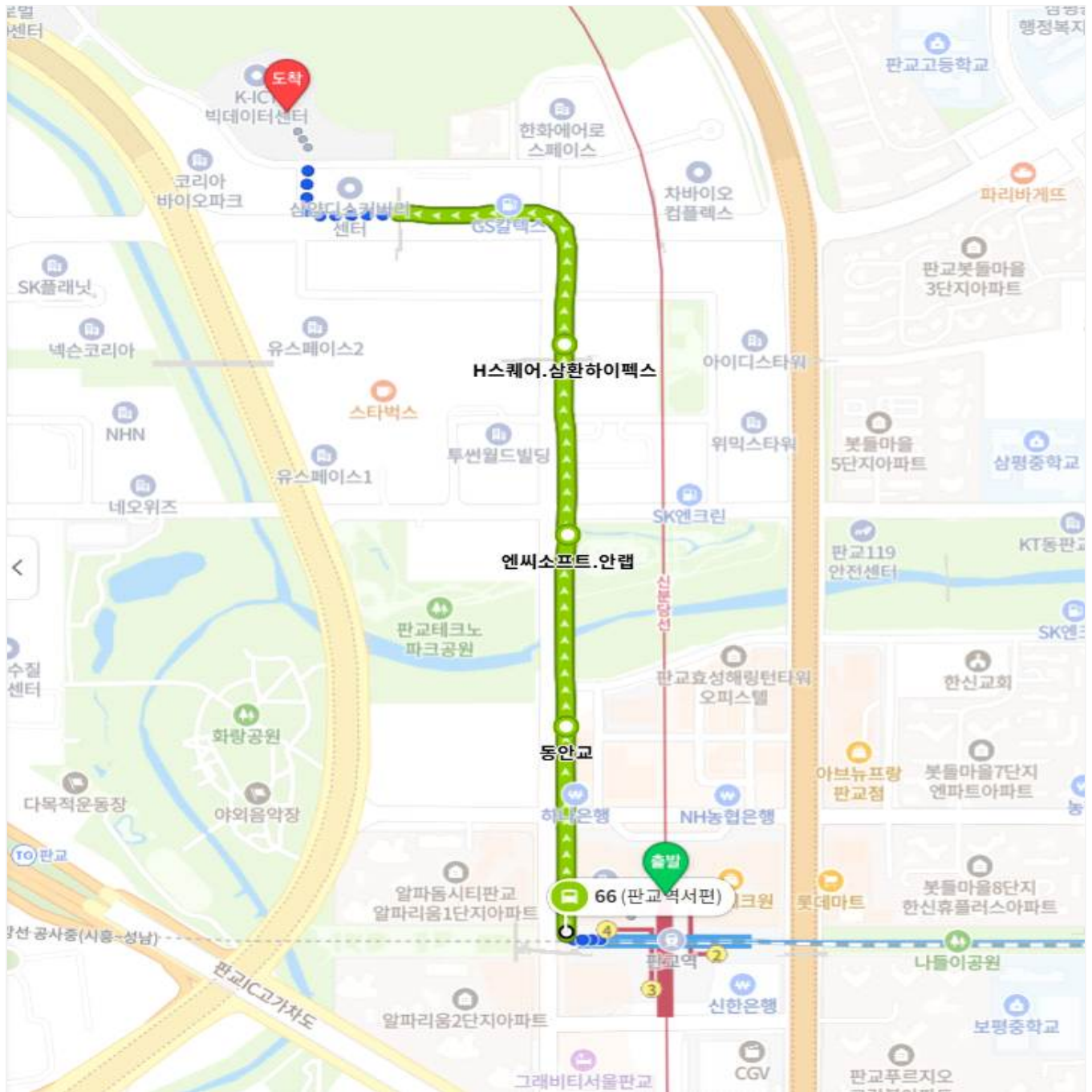
| 번호 | 과정명                  | 개설일자                           | 교육일수      |
|----|----------------------|--------------------------------|-----------|
| 1  | SoC 반도체 PnR 실무(ICC2) | 11.2(월)~11.4(수)<br>10:00~17:00 | 총 3일, 18h |

### □ 교육신청 및 참여시 준비사항

- 1) 사전 앱 설치 필요 : 핸드폰으로 'QR출결' 관리합니다.
- 2) 신분증 지참 (본인 확인용)
- 3) 출석 확인용 HRD-Net 앱 설치 및 회원가입
  - ① 플레이스토어 또는 앱스토어 접속 후 "고용24 직업훈련 출결관리" 검색
  - ② 앱 설치 완료 후 본인인증 → 회원가입 필수
  - ③ 기존 설치하였으나, 핸드폰이 변경된 경우는 기기 인증 필수

## ○ SoC 반도체 PnR 실무(ICC2)

|       |                                                                                                                                                                              |                                                                                                                                                                                                                                                                                                                                                        |       |                        |
|-------|------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|--------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|-------|------------------------|
| 교육 일시 | 10:00~17:00 (6H), 총 18H                                                                                                                                                      |                                                                                                                                                                                                                                                                                                                                                        | 교육 장소 | 경기도팹리스아카데미             |
| 교육 대상 | 반도체 관련기업 재직자                                                                                                                                                                 |                                                                                                                                                                                                                                                                                                                                                        | 교육 인원 | 최대 15명 선착순 마감          |
| 교육 형태 | 집체                                                                                                                                                                           |                                                                                                                                                                                                                                                                                                                                                        | 교육비   | 전액 무료<br>(교재/중식/다과 제공) |
| 과정 목표 | SoC 반도체 엔지니어가 ICC2 환경에서 Block-Level 물리 구현의 기초 개념을 이해하고, Floorplan-Placement-CTS-Routing의 전체 흐름을 실습을 통해 익혀, Top-Level 구현 단계 이전의 Block 단위 설계 및 검증을 수행할 수 있는 능력을 키우는 것을 목표로 한다. |                                                                                                                                                                                                                                                                                                                                                        |       |                        |
| 교육시간표 |                                                                                                                                                                              |                                                                                                                                                                                                                                                                                                                                                        |       |                        |
| 교육시간  |                                                                                                                                                                              | 내용                                                                                                                                                                                                                                                                                                                                                     |       |                        |
| 1일차   | 10:00~17:00                                                                                                                                                                  | <ul style="list-style-type: none"><li>- ICC2 기본 환경 구성 및 라이선스 설정</li><li>- 프로젝트 폴더 구조 및 변수 설정</li><li>- Library/Tech File 구성요소 이해</li><li>- LEF/DEF/Lib 데이터 연동 방법</li><li>- Floorplan-Placement-CTS-Routing 순서 이해</li><li>- Block-Level PnR프로세스 구조 이해</li><li>- 주요 명령어 및 ICC2 GUI 인터페이스 활용</li><li>- Script 실행 및 Session 관리 실습</li></ul>                |       |                        |
| 2일차   | 10:00~17:00                                                                                                                                                                  | <ul style="list-style-type: none"><li>- Core boundary 및 IO Ring 구성 이해</li><li>- Aspect Ratio / Utilization 설정 실습</li><li>- Macro Placement 전략 이해</li><li>- Power / Ground Rail 구성 및 Verification</li><li>- Standard Cell Placement 수행</li><li>- Placement 옵션 및 결과 분석</li><li>- Density Map / Congestion Map 확인</li><li>- 초기 DRC 및 Hotspot 분석</li></ul> |       |                        |
| 3일차   | 10:00~17:00                                                                                                                                                                  | <ul style="list-style-type: none"><li>- Clock Tree 구조 및 기본 요소(Buffer, Inverter) 이해</li><li>- CTS Flow 및 명령어 이해</li><li>- (실습) CTS 수행 및 Skew/Latency 확인</li><li>- Clock Path 및 Insertion Delay 검토</li><li>- Global / Detail Routing 개념</li><li>- Route Option 및 기본 설정</li><li>- (실습) Routing 실행 및 DRC 확인</li><li>- Routing 결과 검토 및 Density 분석</li></ul> |       |                        |



|      |                                                                                           |
|------|-------------------------------------------------------------------------------------------|
| 주 소  | 경기도 성남시 분당구 판교로289번길 20 경기도스타트업캠퍼스 1동 3층                                                  |
| 대중교통 | 판교역 신분당선 서편(4번 출구) 정류장 → 봇들육교 정류장에서 하차 (10분 소요)<br><66, 602-1A, 602-1B, 602-2B, 73 버스 이용> |

※ 주차 환경을 고려하여 교육생은 대중교통을 이용하여 참석을 권장 드립니다.